



**ŽILINSKÁ UNIVERZITA V ŽILINE**  
**Fakulta riadenia a informatiky**  
Univerzitná 8215/1, 010 26 Žilina  
☎ 041/513 40 59, fax: 041/513 40 55  
e-mail: [vedaref@fri.uniza.sk](mailto:vedaref@fri.uniza.sk)  
<http://fri.uniza.sk>



Číslo: 7449/2013/FRI/RVV

Žilina, 14. novembra 2013

## HABILITAČNÁ PREDNÁŠKA

Dekan Fakulty riadenia a informatiky Žilinskej univerzity v Žiline v zmysle ustanovení Vyhlášky MŠ SR č. 6/2005 Z. z. o postupe získania vedecko-pedagogických titulov alebo umelecko-pedagogických titulov docent a profesor oznamuje, že sa dňa

**5. decembra 2013 o 9.00 hod.**

uskutoční v zasadacej miestnosti Dekanátu Fakulty riadenia a informatiky Žilinskej univerzity v Žiline, I. poschodie, č. A 101, **verejná habilitačná prednáška a obhajoba habilitačnej práce** pracovníka Katedry technickej kybernetiky Žilinskej univerzity v Žiline

**Ing. Petra ŠEVČÍKA, PhD.**

v študijnom odbore 9.2.9 aplikovaná informatika.

Názov habilitačnej prednášky: **Efektívne využitie prostriedkov FPGA obvodu pri implementácii vybraných metód ČSS**

Názov habilitačnej práce: **Implementácia číslicových systémov do obvodov FPGA**

Konanie habilitačnej prednášky bude zverejnené dňa 16. novembra 2013 v denníku SME .

Habilitačná práca, habilitačný spis a oponentské posudky sú k nahliadnutiu na referáte pre vedu a výskum Fakulty riadenia a informatiky Žilinskej univerzity v Žiline, Univerzitná 8215/1.

prof. Ing. Karol Matiaško, PhD.  
dekan FRI